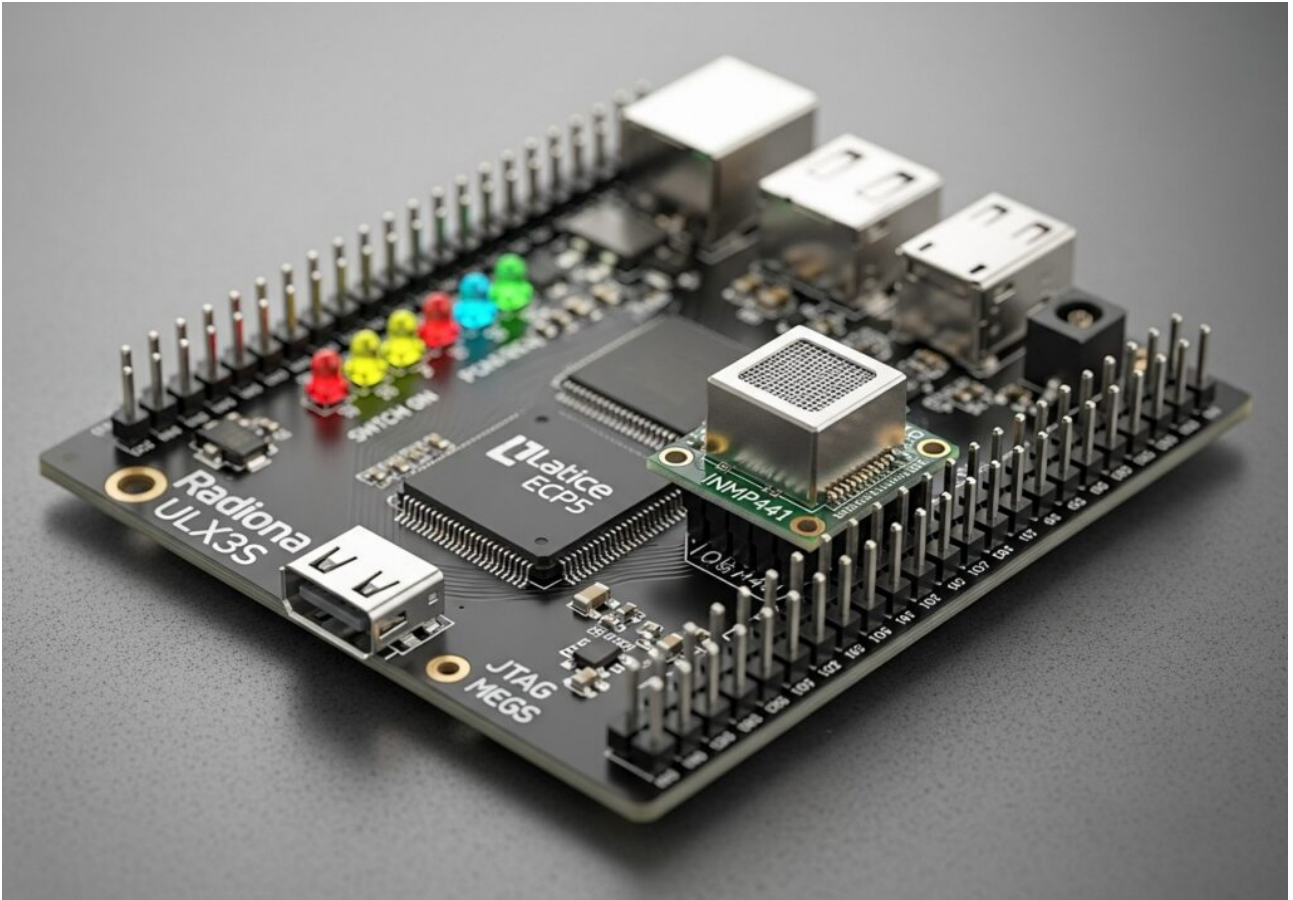
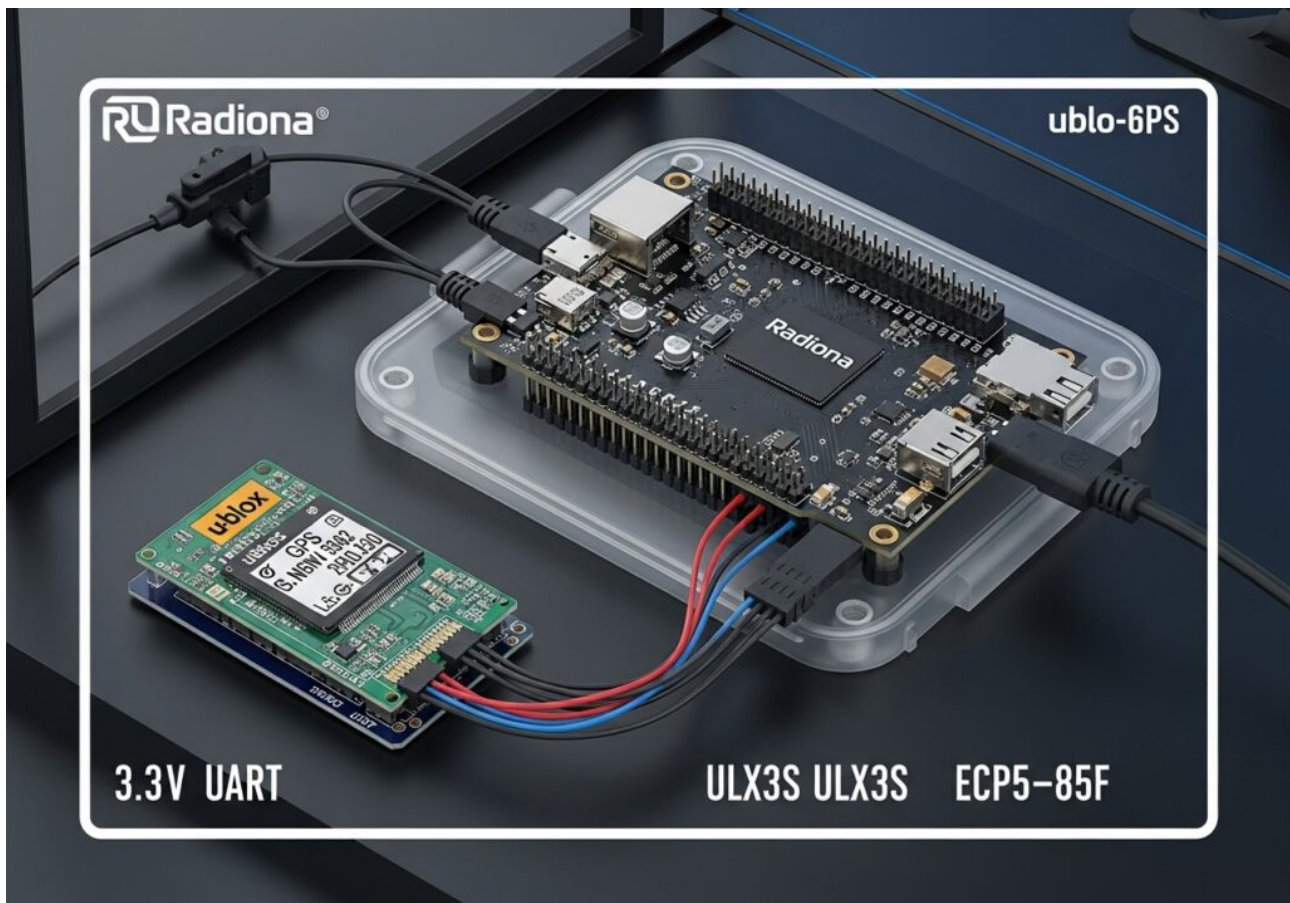


Caso práctico: control RUN/STOP por voz con ULX3S



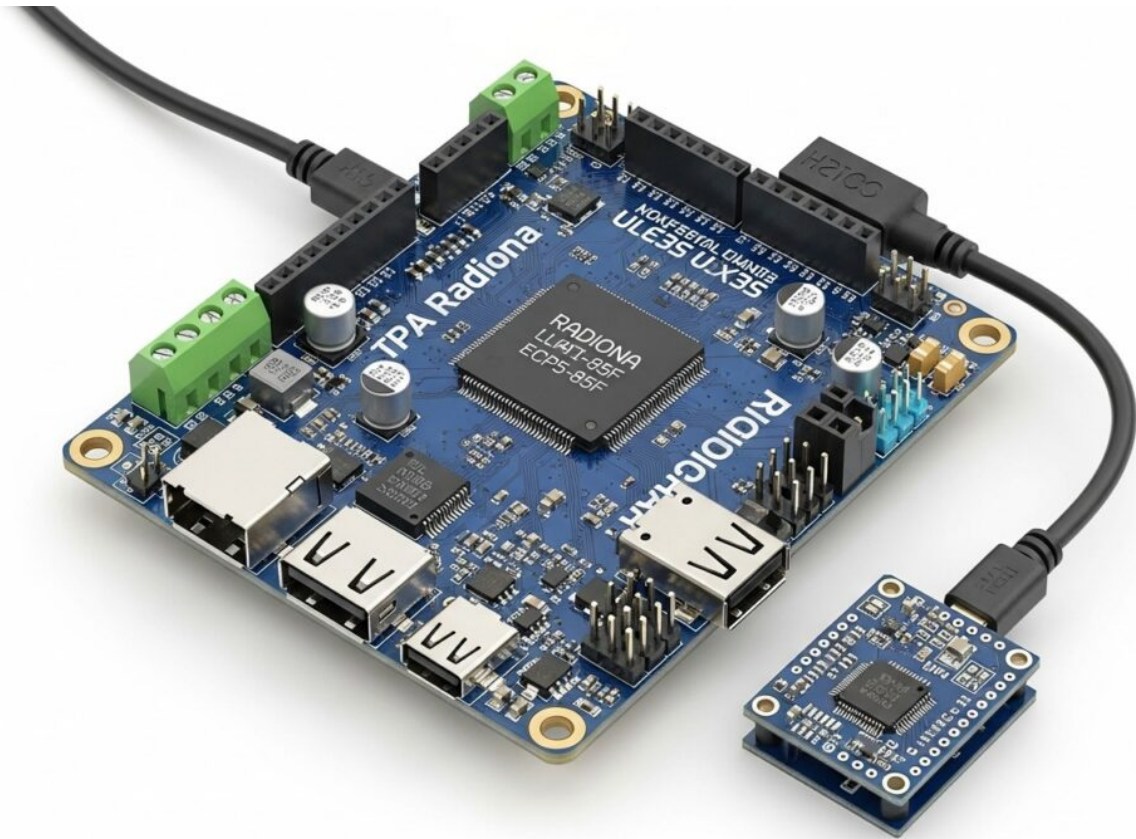
Un detector compacto de ráfagas de actividad de voz en FPGA sobre una Radiona ULX3S Lattice ECP5-85F usando un micrófono MEMS I2S INMP441. Una ráfaga hablada...

Caso práctico: monitor GPS NMEA con ULX3S



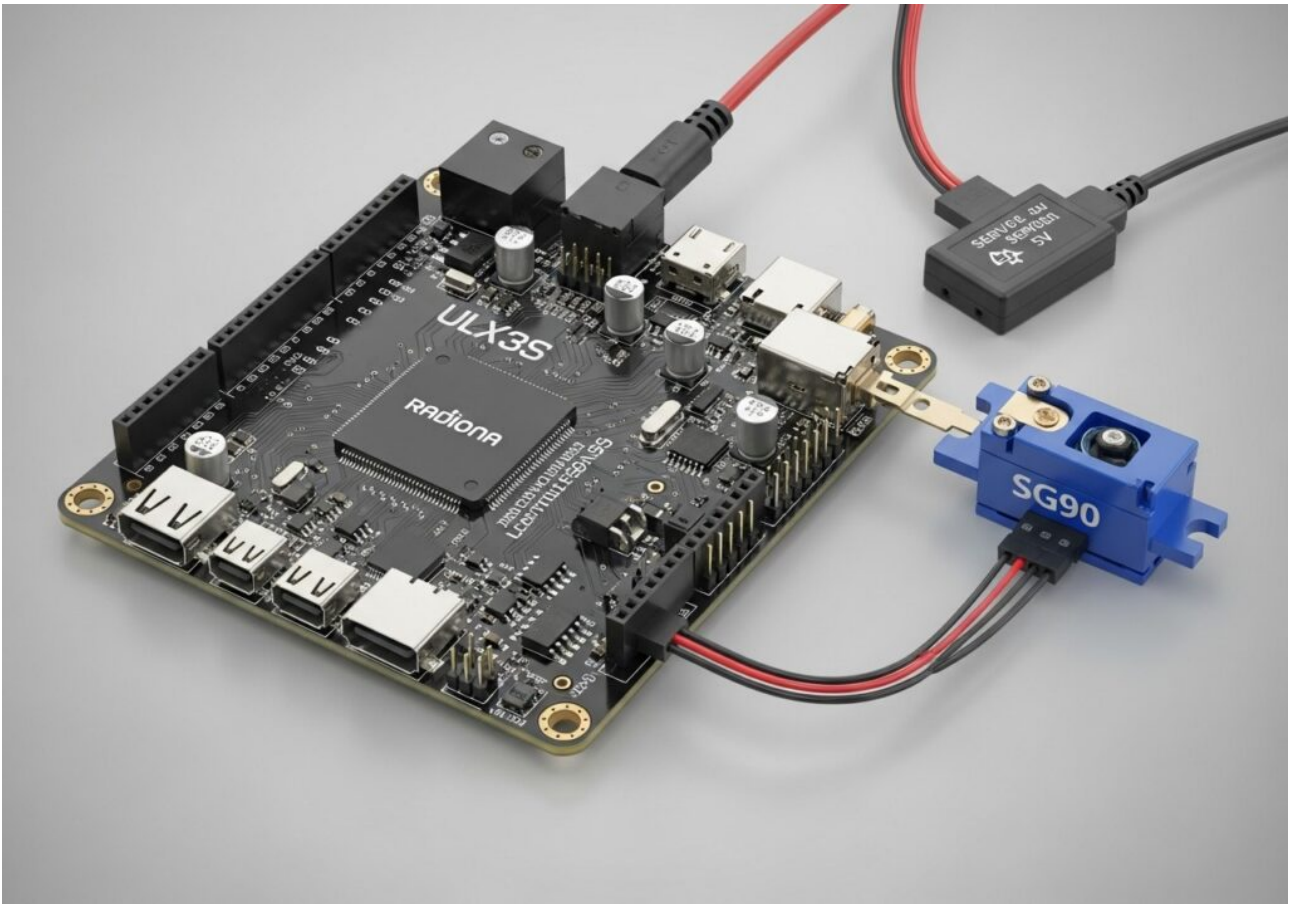
Un monitor GPS práctico basado en FPGA usando la Radiona ULX3S Lattice ECP5-85F , un módulo GPS u-blox NEO-6M y cableado UART de 3.3 V. Recibirá datos NMEA a...

Caso práctico: monitor UART pasivo con ULX3S



Lo que construirás: Un monitor UART práctico en la Radiona ULX3S Lattice ECP5-85F que se conecta pasivamente a una línea TX real de 3.3 V, 115200 baud, 8N1,...

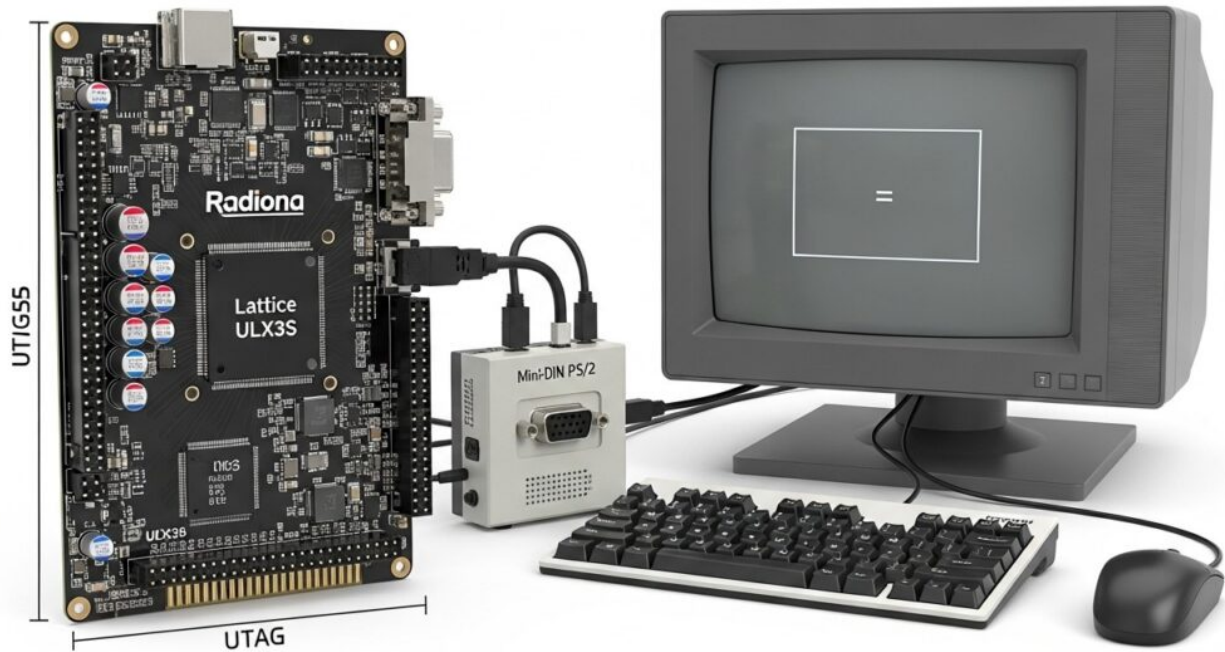
Caso práctico: probador de servos SG90 con ULX3S



Objetivo y caso de uso

Qué construirás: Un probador de servos de banco con salida PWM en la Radiona ULX3S (Lattice ECP5-85F) para controlar un micro servo...

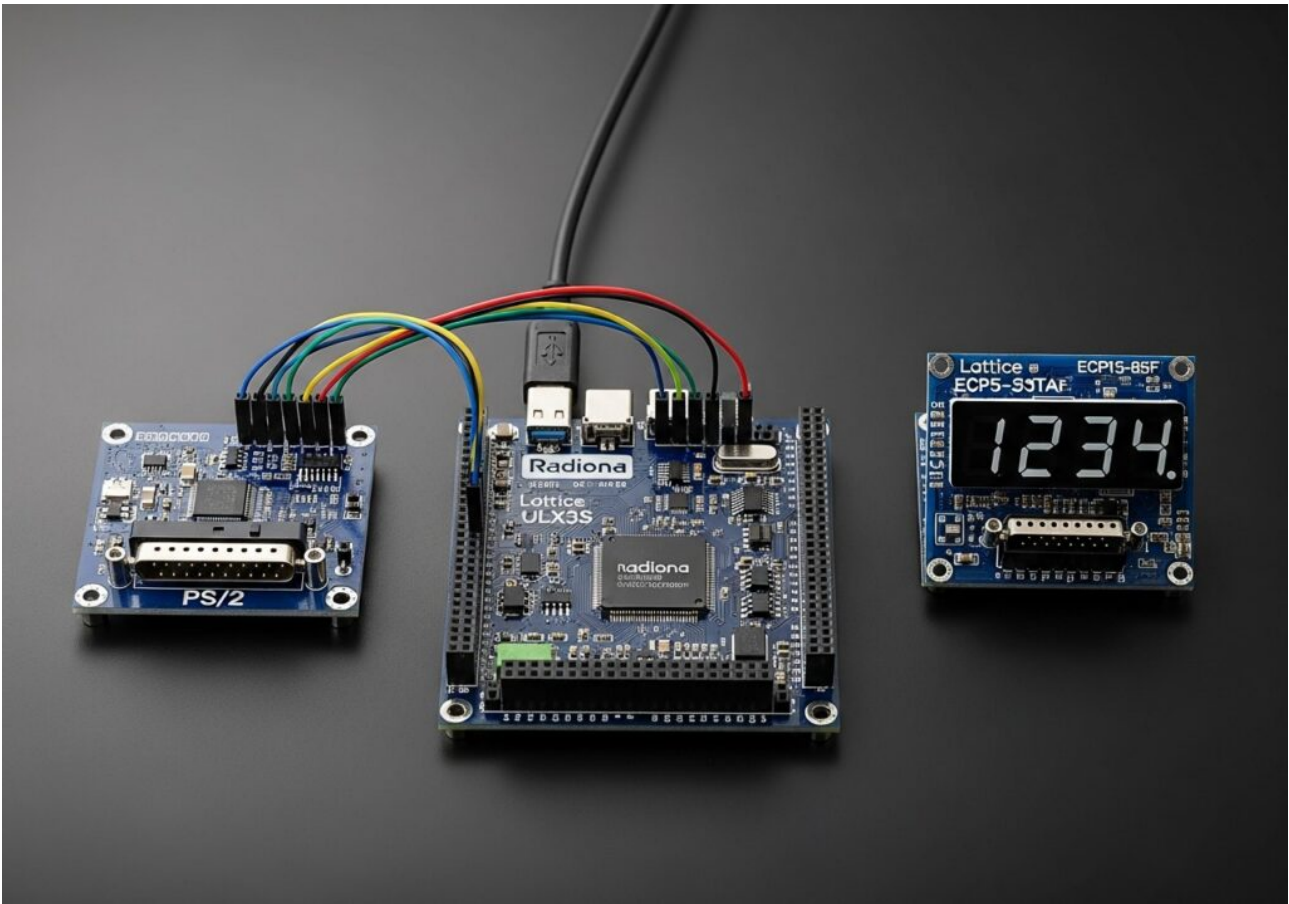
Caso práctico: monitor PS/2 a VGA con ULX3S



Objetivo y caso de uso

Qué construirás: Un monitor de pulsaciones PS/2 a VGA sobre la Radiona ULX3S (Lattice ECP5-85F) que captura en tiempo real los...

Caso práctico: cerradura PIN FPGA con Radiona ULX3S Lattice ECP5-85F



Objetivo y caso de uso

Qué construirás: Un prototipo de cerradura por PIN en FPGA con la Radiona ULX3S (ECP5-85F), usando un teclado PS/2 para introducir un...